

VII КОНФЕРЕНЦИЯ FPGA/RTL/Verification разработчиков

FPGA-Systems 2024.2



Комьюнити updates

Коробков Михаил
admin@fpga-systems.ru
[@KeisN13](#)

Библиотека презентаций

всего в каталоге **179** презентаций (последнее обновление каталога было) 22:October:2024 в 16:20:39

Скачать одним архивом [по ссылке](#) | Поделиться [своим архивом](#) с комьюнити

- _unsorted
- asic
- cdc
- chisel
- interfaces
- linux
- logic_synthesis
- memory
- soc
- static_timing_analysis
- verification
- vlsi
- x_hdl
- zynq_7000

<https://fpga-systems.ru/library>

Поделиться своим архивом презентаций:

- admin@fpga-systems.ru
- Через телеграм бота [@fpgasystems_bot](#)
- В личке [@KeisN13](#)



Первый журнал о программируемой логике



Пока номер не дотягивает до 100 страниц, поэтому продлеваем прием материалов до 20 декабря, а сам релиз состоится +/- в конце года

В третьем номере планируются следующие изменения::

- 1 **Новостной раздел** – здесь будут публиковаться последние обновления за полгода, включая отладки, новые версии ПО, релизы новых семейств продуктов и интересные книги для сообщества.
- 2 **Раздел "Вакансии"** – здесь будут собраны актуальные вакансии на ноябрь, предоставленные участниками нашего сообщества. Можно также публиковать объявления о поиске команд для ваших личных проектов.
- 3 **Сверхкороткие заметки** – это небольшие вставки в конце статей, содержащие полезные советы, подсказки и особенности работы с кодом.

Приемная комиссия:

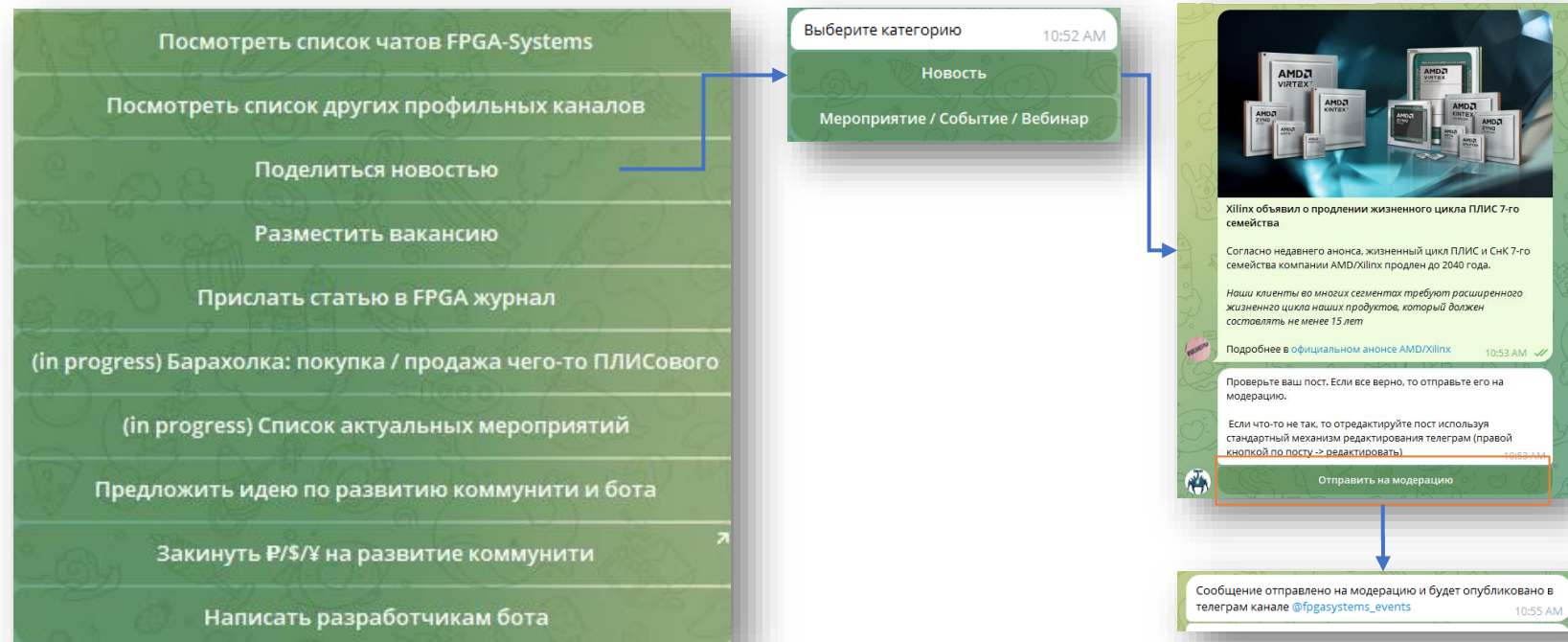
- admin@fpga-systems.ru
- Через телеграм бота [@fpgasystems_bot](https://t.me/fpgasystems_bot)

Идеи по улучшению журнала:

- admin@fpga-systems.ru
- В личке [@KeisN13](https://t.me/KeisN13)



[@fpgasystems_bot](https://t.me/fpgasystems_bot)



*Обязательно жмите кнопку «Отправить на модерацию», но если она не появилась у вас после отправки новости/объявления боту, то отправьте сообщение еще раз. Пока этот баг отловить не удастся

@fpgasystems

@fpgasystems_events

@fpgasystems_dsp

@fpgasystems_embd

@fpgasystems_pcb

@fpgasystems_flood

@fpgasystems_memASiCi

@fpgasystems_fsm

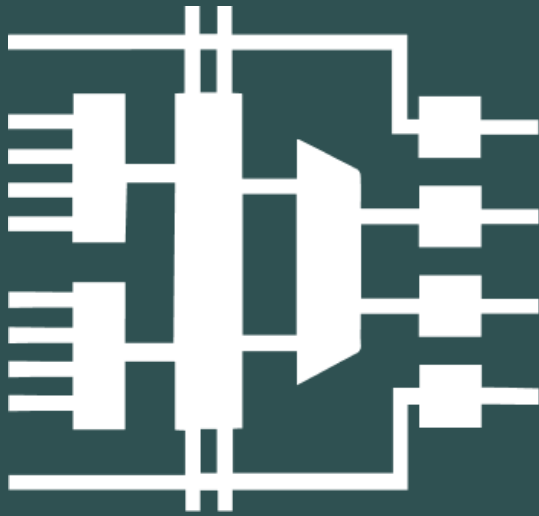
@fpgasystems_verification

@fpgasystems_bot

Где найти FPGA / RTL / Verification комьюнити?

FPGA-Systems.ru

Сайт комьюнити



FPGA-Systems Magazine (FSM)

Первый журнал о программируемой логике

@fpgasystems

Телеграм чат

admin@fpga-systems.ru

Электронная почта

Youtube.com/c/fpgasystems

Youtube канал



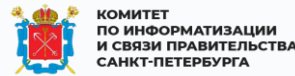
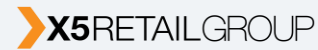


Под капотом крупнейших сервисов

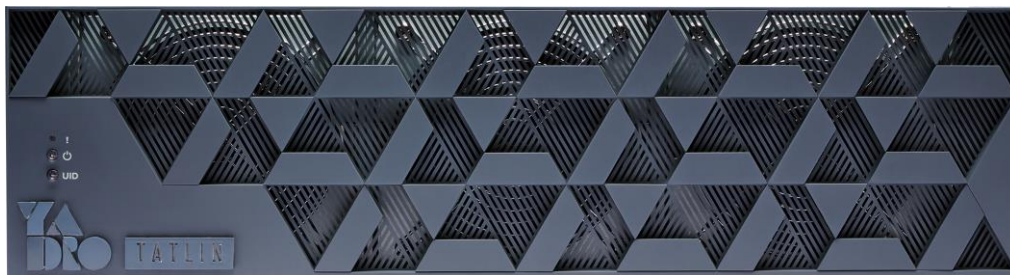
Наше железо – в ЦОДах ведущих

- Банков
- Розничных сетей
- Телеком-провайдеров
- ИТ-компаний

...и не только...



Железно первые



Системы хранения данных TATLIN



Серверы VEGMAN



Коммутаторы KORNFELD



70 000+ систем по всей стране

- Лидер российского рынка серверов и СХД
- Собственная разработка и производство
- Наши системы хранят 4+ эксабайт (10^{18}) данных

Мобильная связь начинается с нас



Разрабатываем сами

- Базовая станция 2G/4G
- Система управления сетью из тысяч базовых станций
- Пакетное ядро сети 5G как платформа для спутниковой связи

А ещё мы создаем

Клиентские системы KVADRA

- Моноблоки
- Ноутбуки
- Планшет KVADRA_T



А ЧТО У ВАС РОССИЙСКОГО?

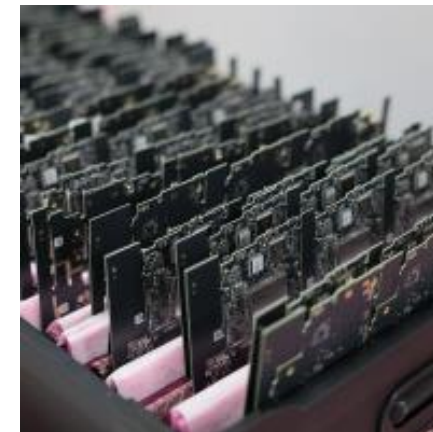
Команда профессионалов



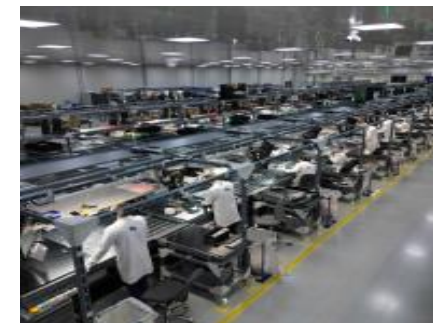
6К+ сотрудников, ~80% инженеры

- Аппаратная разработка
- Программная разработка
- Промышленный дизайн
- Разработка процессоров
- R&D в Москве, Санкт-Петербурге, Нижнем Новгороде, Екатеринбурге и Минске.

Производство полного цикла в Дубне



Производство
многослойных
плат и линии
монтажа



Конвейерная
сборка



Тестовая зона

Что можно делать в YADRO



Десятки спецов в разных командах

- DSP & Algorithms
- RTL design
- Embedded & High-Level Software
- FPGA Prototyping
- Pre-Silicon и Post-Silicon Verification
- Конструктора, Топологи и Схемотехники...
...и много других специалистов,
без которых никакой электроники не родится...

Оставайтесь с нами

«Истовый инженер»

- <https://engineer.yadro.com>
- Блог на Хабре
- Видео и презентации публикуются на платформах VK, YouTube, RuTube

